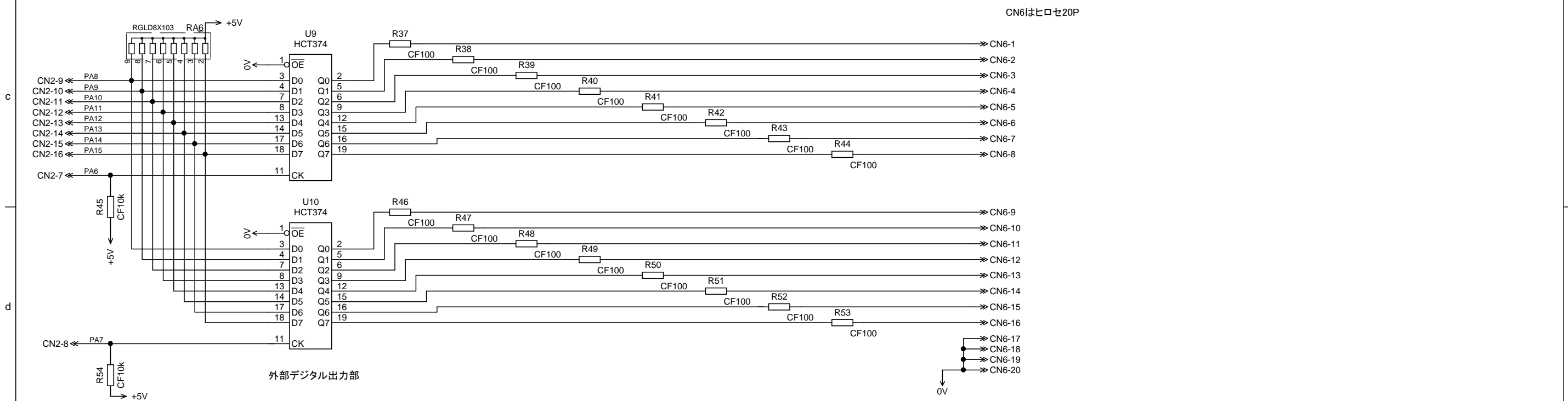
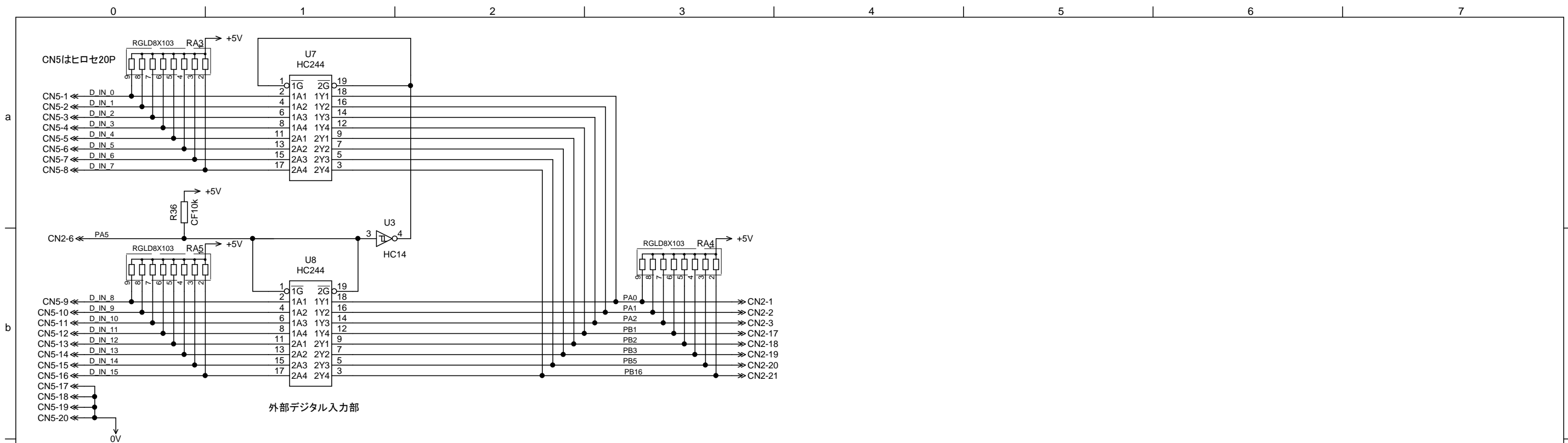
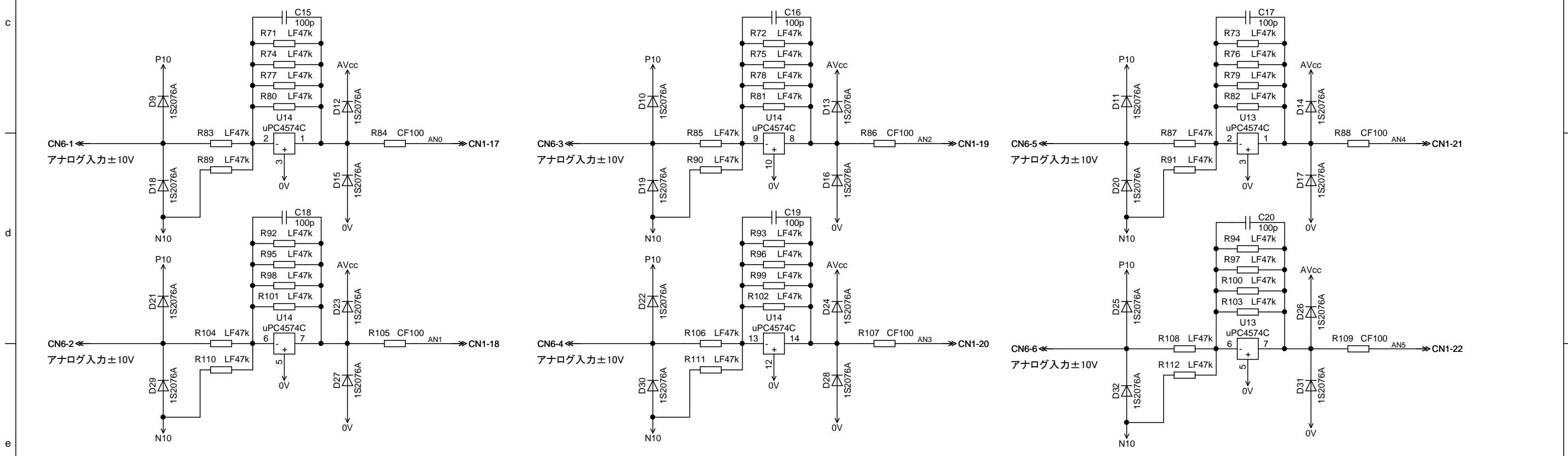
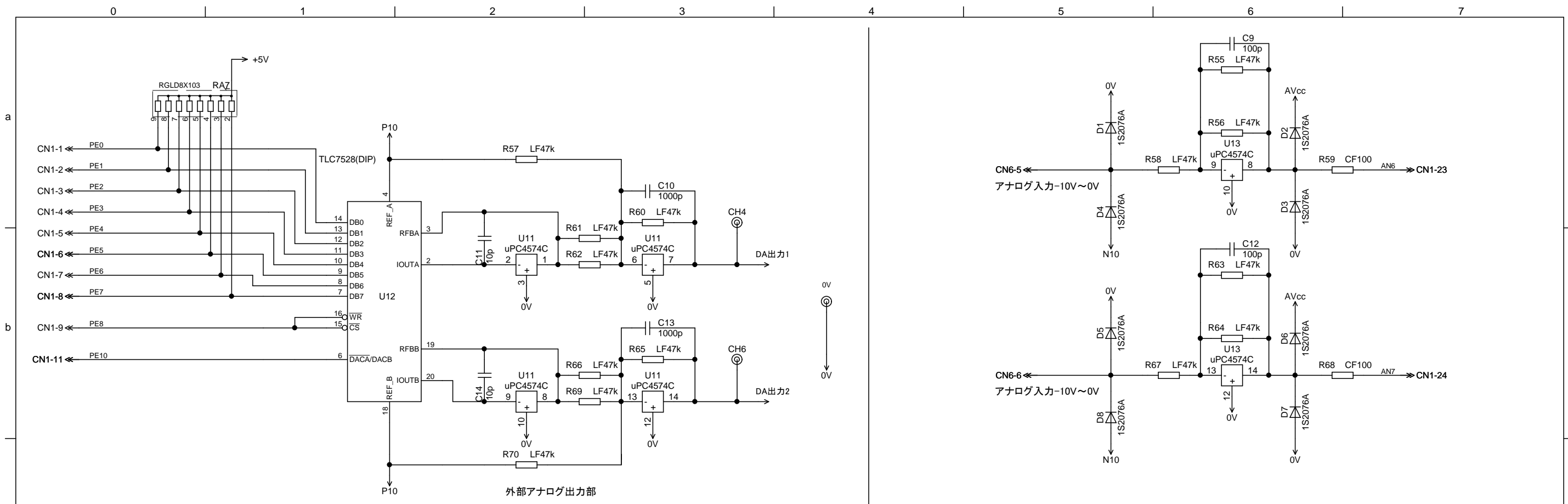


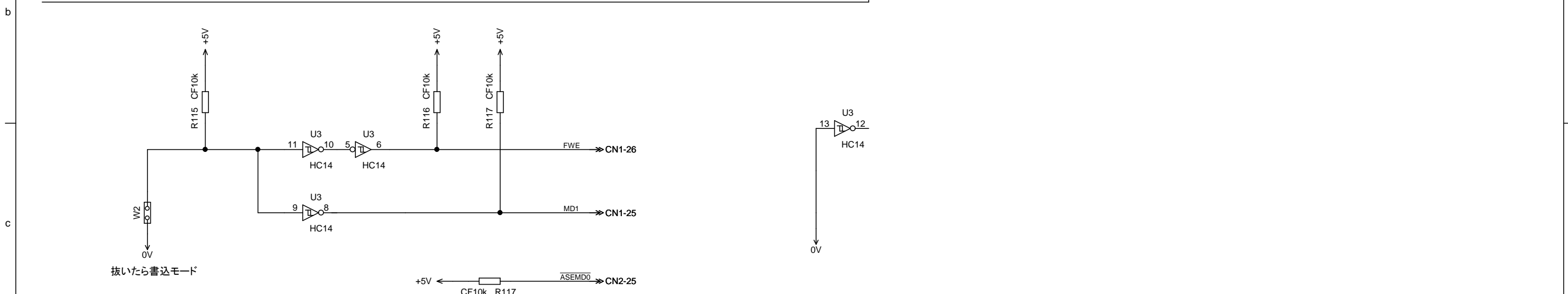
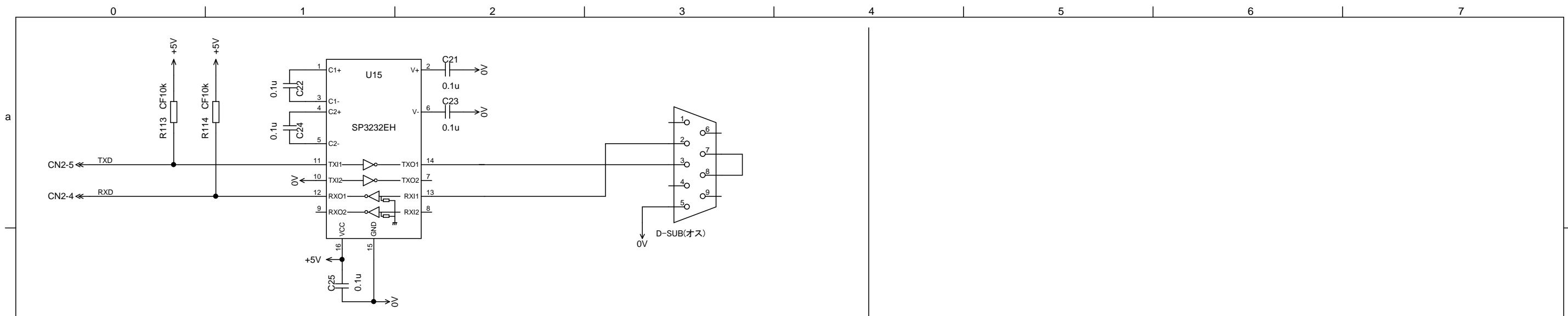
記事	発行	作成	表題	図番	項
	13/6/20	静岡理科大学 細路拓也	PWMゲート信号部と基準電源部		2



記事		発行	13/6/20	作成	静岡理科大学 細路拓也	表題	デジタルI/O部	図番		項	3
----	--	----	---------	----	----------------	----	----------	----	--	---	---

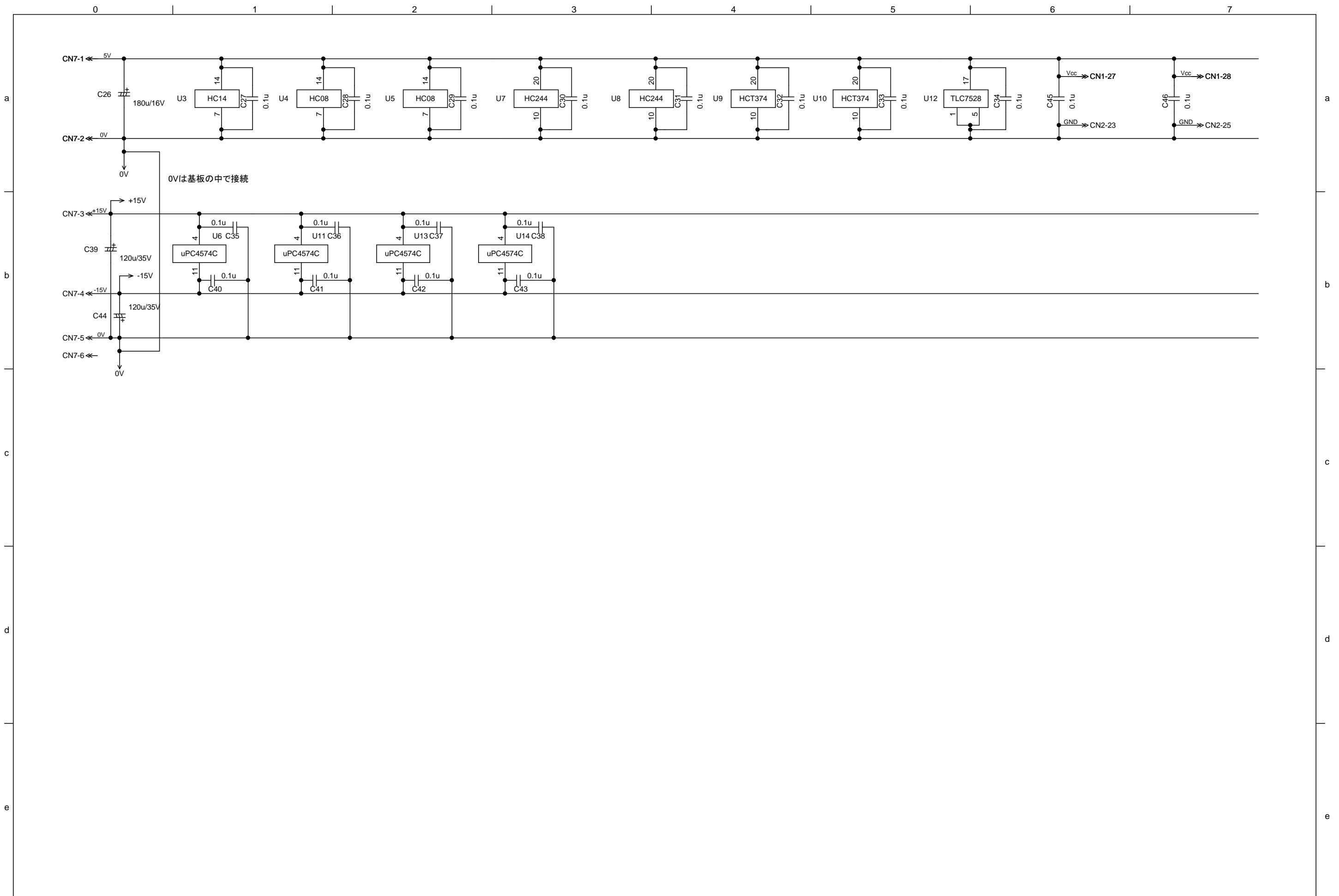


記事		発行	13/6/20	作成	静岡理工科大学 細路拓也	表題	アナログ入出力部	図番		項	4
----	--	----	---------	----	-----------------	----	----------	----	--	---	---



抜いたら書込モード

シングルチップモード(通常動作) : MD1=H,FWE=L
 ブートモード(フラッシュ書込) : MD1=L,FWE=H



記事		発行	13/6/20	作成	静岡理科大学 細路拓也	表題	電源部	図番		項	6
----	--	----	---------	----	----------------	----	-----	----	--	---	---